

# 第1回グリーンエレクトロニクスシンポジウム

## 1<sup>st</sup> Green Electronics Symposium

日時 2022年2月25日(金) 13:00 ~  
 場所 オンライン(zoom)  
 参加費: 無料  
 参加登録: <https://forms.gle/MQZoQQXV7LvXKUHJ9>  
 申込期限: 2月22日(火)



13:00 Opening remark SIT総合研究所

所長 西川 宏之

### 13:10 特別講演 座長: Miryala Muralidhar

“Materials and Devices for Green Energy (tentative)”  
 Prof. Dr. Abdalla Darwish, Dillard University

### 14:00 一般講演

#### セッション1 Circuit System field : 座長: 宇佐美 公良, 田中 慎一

14:00 Current Advances in Biomedical Applications:  
 Governance for Sustainable Development

Santosh Miryala

14:10 右手/左手系複合線路を用いる連続 F 級モート電力増幅器

辻 恵梨

14:20 1ポート CRLH 線路を用いる広帯域・高効率逆 E 級増幅器の検討

川島 雪永

14:30 環境電波エネルギーハーベスト用適性整合回路に関する検討

折笠 達哉

14:40 0.18 $\mu$ m CMOS 2.4GHz Class-F パワーアンプの設計

石関 鴻介

14:50 Thermal Coupling Analysis and Temperature Control Algorithm  
 for 3-D Stacked Chips

Wang Songxiang  
 (王 松祥)

15:00 休憩

#### セッション2 Material Process Device field: 座長: Paolo Mele, 石川 博康, 重宗 宏毅

15:05 流動帯電起電機の電荷生成における評価手法の検討

上谷内 翔太

15:15 インクジェット印刷配線の抵抗値低減に向けたインク吐出量調整

藁谷 尚哉

15:25 選択CVDによる高濃度ドーピング多層グラフェンパターンの形成

大山 嵩太

15:35 選択CVDによる多層グラフェンインダクターパターンの形成

蓮見 玲乃

15:45 スパッタ法によるNiO及びCuAlO<sub>2</sub>薄膜の作製

長谷 川健

15:55 MOCVD法によるCuO薄膜の作製と低抵抗化の検討

川合 晃平

16:05 休憩

16:10 光流体力学によるスーパーマイクロプラスチックの分析に関する研究

小里 優太郎

16:20 Development of Cost-Efficient Bulk MgB<sub>2</sub> Superconductors  
 for Sustainable Technology Applications

Sai Srikanth Arvapalli

16:30 Process Modelling of IG Processed YBCO for Super-Magnet Applications

Sushma Miryala

16:40 Metal-Induced Crystallization Process of Ge Thin Films

Narin Sunthornpan

16:50 Thermoelectric Properties of AZO and SnO<sub>2</sub>-Added AZO Thin Films  
 Prepared by MOD Technique

Karuppiah Deva Arun Kumar

17:00 Fe, Ni-based Skutterudites PLD Thin Films and On-Chip Device

Giovanna Latronico

17:10 Closing remark グリーンエレクトロニクス国際研究センター センター長 上野 和良